Document made available under the Patent Cooperation Treaty (PCT)

International application number: PCT/FR05/000445

International filing date: 24 February 2005 (24.02.2005)

Document type: Certified copy of priority document

Document details: Country/Office: FR

Number: 0402063

Filing date: 27 February 2004 (27.02.2004)

Date of receipt at the International Bureau: 09 May 2005 (09.05.2005)

Remark: Priority document submitted or transmitted to the International Bureau in

compliance with Rule 17.1(a) or (b)





INDUSTRIELLE

BREVET D'INVENTION

CERTIFICAT D'UTILITÉ - CERTIFICAT D'ADDITION

COPIE OFFICIELLE

Le Directeur général de l'Institut national de la propriété industrielle certifie que le document ci-annexé est la copie certifiée conforme d'une demande de titre de propriété industrielle déposée à l'Institut.

Fait à Paris, le 0 3 MARS 2005

Pour le Directeur général de l'Institut national de la propriété industrielle Le Chef du Département des brevets

Martine PLANCHE

INSTITUT NATIONAL DE LA PROPRIETE INDUSTRIELLE SIEGE 26 bis, rue de Saint-Petersbourg 75800 PARIS cedex 08 Têléphone : 33 (0)1 53 04 53 04 Têlécopie : 33 (0)1 53 04 45 23 www.lnpl.fr





BREVET D'INVENTION CERTIFICAT D'UTILITÉ

Code de la propriété intellectuelle - Livre VI

AATIONAL DE LA PROPRIETE
1004 TRIELLE
26 bis, rue de Saint Pétersbourg
75800 Paris Cedex 08
Téléphone : 33 (1) 53 04 53 04 Télécopie : 33 (1) 42 94 86 54

REQUÊTE EN DÉLIVRANCE page 1/2



			Cet imprimé est à rei	nplir lisiblement à l'encre noire DB 540 ↔ W / 21050		
REMISE DES PIÈCES EV 2004			NOM ET ADRESSE DU DEMANDEUR OU DU MANDATAIRE			
LUEU 75 INPI PARIS B			À QUI LA CORRESPONDANCE DOIT ÊTRE ADRESSÉE			
0402062			PONTET ALLANO & Associés Selari			
N° D'ENREGISTREMI NATIONAL ATTRIBUÉ	W141	<i>ـــــ</i>	25			
DATE DE DÉPÔT ATT	ribuée 27 FEV. 2	.004	25 rue Jean Rostand Parc Club Orsay Université			
PAR L'INPI	PAR L'INPI		r are stab creay offiversite			
Vos références pour ce dossier			91893 ORSAY Cedex			
(facullatif) IFBF04 CNR FIA						
Confirmation d'un dépôt par télécopie		☐ N° attribué par l'INPI à la télécopie				
2 NATURE DE LA DEMANDE		Cochez l'une des 4 cases suivantes				
Demande de brevet		X				
Demande de certificat d'utilité						
Demande o	divisionnaire					
Demande de brevel initiale		e N°				
		1		Date		
ou demande de certificat d'utilité initiale Transformation d'une demande de		N°		Date,		
	auon d'une demande de Opéen - <i>Demande de brevet initiale</i>	, L				
	L'INVENTION (200 caractères o		· · · · · · · · · · · · · · · · · · ·	Date		
dispositifs	sants supraconducteurs en s incluant de tels composar	coucnes minces a ir	nductance accorda	ble, procédé de réalisation et		
	medant do telo domposar	11.3 //				
DÉCLAPAT	MAI DE DOMANTÉ	Dave and the				
DÉCLARATION DE PRIORITÉ		Pays ou organisation Date	, , 1	N°		
OU REQUÊTE DU BÉNÉFICE DE		Pays ou organisation		N		
LA DATE DE DÉPÔT D'UNE		Date	1 1	N°		
DEWANDE	ANTÉRIEURE FRANÇAISE	Pays ou organisation				
		Date		N°		
		S'il y a d'autr	es priorités, cochez	la case et utilisez l'imprimé «Suite»		
DEMANDE	UR (Cochez l'une des 2 cases)	X Personne mo	rale	Personne physique		
Nom	na nama tan nantsama ta'u 'Sa'' Anglik Majar katina katina katina Anglik Anglik Anglik Anglik Anglik Anglik An	Contro National de	· Matter Balter (Fate College Co.	te n. m.). Gerkuntsa tarendatikiti, elekabudankilatikillatikikilatiki		
ou dénomina	ation sociale	Centre National de	la Recherche Scie	entifique		
Prénoms						
Forme juridique		Etablissement Public à caractère Scientifique et Technologique				
N° SIREN		1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1				
Code APE-NAF						
		3 rue Michel Ange				
Domicila	Rue	o rue Michel Ande				
Domicile ou	Rue	3 rue iviichei Ange				
	Code postal et ville	<u>[7 5 7 9 4 </u> PARI	S CEDEX 16			
ou siège		<u>[7 5 7 9 4]</u> PARI: FRANCE	S CEDEX 16			
ou siège Nationalité	Code postal et ville Pays	<u>[7 5 7 9 4 </u> PARI				
ou siège Nationalité N° de télépho	Code postal et ville Pays one (facultatif)	<u>[7 5 7 9 4]</u> PARI: FRANCE	S CEDEX 16 N° de télécopi	e (facultatif)		
ou siège Nationalité N° de télépho	Code postal et ville Pays	7 5 7 9 4 PARI: FRANCE Française	N° de télécopi	e (facultatif) la case et utilisez l'imprimé «Suite»		

1er dépôt



BREVET D'INVENTION CERTIFICAT D'UTILITÉ

REQUÊTE EN DÉLIVRANCE page 2/2

BR2

REMISE	DES PJÉCES	Réservé à l'INPI V 2004				
LIEU 75 INPI PARIS B						
N° D'ENREGISTREMENT 0402063 National attribué par l'inpi					DB 540 W / 210502	
13	MANDATAIRE (s'il y à lieu)			- and the state of	and the state of t	
Nom						
	Prénom					
	Cabinet ou Soc	ciété	PONTET ALLANO & Associés Selarl			
N °de pouvoir permanent et/ou de lien contractuel						
		Rue	25 rue Jean Rostand Parc Club Orsay Université			
	Adresse	Code postal et ville	[9 1 8 9 3] ORSAY			
		Pays	FRANCE			
4	N° de téléphoi		01 69 33 21 21			
1	N° de télécopie (facultatif)		01 69 41 95 88			
Adresse électronique (facultatif)		Les inventeurs sont nécessairement des personnes physiques				
INVENTEUR (S)						
Les demandeurs et les inventeurs sont les mêmes personnes		□ Oui Non: D ans	ce cas remplir le formula	aire de Désignation d'inventeur(s)		
RAPPORT DE RECHERCHE			Uniquement pour une demande de brevet (y compris division et transformation)			
Établissement immédiat ou établissement différé		X				
Paiement échelonné de la redevance (en deux versements)		Uniquement pour les personnes physiques effectuant elles-mêmes leur propre dépôt Oui Non				
RÉDUCTION DU TAUX DES REDEVANCES		Uniquement pour les personnes physiques Requise pour la première fois pour cette invention (joindre un avis de non-imposition) Obtenue antérieurement à ce dépôt pour cette invention (joindre une copie de la décision d'admission à l'assistance gratuite ou indiquer sa référence): AG				
10	SÉQUENCES DE NUCLEOTIDES ET/OU D'ACIDES AMINÉS		Cochez la case si la description contient une liste de séquences			
	Le support électronique de données est joint					
	La déclaration de conformité de la liste de séquences sur support papier avec le support électronique de données est jointe					
		utilisé l'imprimé «Suite», nombre de pages jointes				
M	SIGNATURE OU DU WAN (Nom et qua	DU DEMANDEUR DATAIRE alité du signataire) ALLANO	<u> </u>		VISA DE LA PRÉFECTURE OU DE L'INPI	
				IFBF04 CNR FIA		

La loi n°78-17 du 6 janvier 1978 relative à l'informatique, aux fichiers et aux libertés s'applique aux réponses faites à ce formulaire. Elle garantit un droit d'accès et de rectification pour les données vous concernant auprès de l'INPI. « Composants supraconducteurs en couches minces à inductance accordable, procédé de réalisation et dispositifs incluant de tels composants »

5

10

30

35

La présente invention concerne un composant inductif supraconducteur en couches minces, en particulier présentant des caractéristiques d'inductance accordables ou ajustables. Elle vise également un procédé pour réaliser de tels composants, ainsi que des dispositifs incluant de tels composants.

Cette invention s'inscrit dans le domaine des composants électriques et électroniques supraconducteurs 15 les secteurs de l'électrotechnique l'électronique, de la téléphonie, des antennes et des composants passifs à haute fréquence, en particulier pour l'imagerie médicale ainsi que les radars et l'électronique de défense.

20 La réalisation de composants inductifs supraconducteurs couches en minces est généralement effectuée par dépôt d'un film supraconducteur, généralement des méthodes de vide telles que la pulvérisation cathodique ou l'ablation laser pulsée, puis la définition par photo lithogravure de une ou plusieurs spires. Dans 25 cette technique la dimension du dispositif croit avec la valeur de son inductance.

Un exemple pratique de réalisation consiste en une bobine comportant 5 spires dont le diamètre extérieur est de 15mm, avec des pistes de 0,4mm de largeur espacées de 0,3mm présentant une inductance de 2,12µH, qui est décrite dans le mémoire de thèse soutenu par Jean-Christophe Ginefri le 16 décembre 1999 à l'Université de Paris XI et intitulé « Antenne de surface supraconductrice miniature pour l'imagerie RMN à 1,5 Tesla ».

La technique décrite ci-dessus présente deux inconvénients principaux :

- la surface occupée par chaque composant inductif est importante. Par exemple, le composant décrit au paragraphe précédent occupe une surface de plus de 700mm^2 :
- si le composant est intégré dans un circuit, il est souvent nécessaire de raccorder l'extrémité de la spire intérieure à une ligne supraconductrice. Ceci implique un processus complexe comportant après le dépôt et la gravure des spires :
 - a) le dépôt et la gravure d'un film isolant,

10

15

20

25

30

b) le dépôt et la gravure sur cet isolant d'un deuxième film supraconducteur présentant des propriétés similaires à celles du premier film. Cette dernière étape est particulièrement délicate car il est nécessaire de réaliser une reprise d'épitaxie, technique qui est difficilement maîtrisable. Il existe d'autres procédés permettant de déposer une bobine en couches minces, mais ils présentent des difficultés de réalisation identiques à celles décrites ici.

Par ailleurs, un certain nombre de procédés sont connus pour obtenir des composants inductifs dont les caractéristiques d'inductance sont réglables facilement, lors de la fabrication ou bien une fois implanté dans un circuit ou un dispositif électrique ou électronique.

Un tel réglage peut être utile au stade de la fabrication, par exemple pour fabriquer à faible coût une gamme variée et homogène de composants d'inductances différentes, en ne changeant que peu de paramètres du processus de fabrication.

Il est également très utile de disposer de composants inductifs dont l'inductance peut être réglée ultérieurement, par exemple pour effectuer un réglage ou un

étalonnage ou une mesure au sein d'un appareil incluant de tels composants,

Les dispositifs ou procédés connus utilisent souvent ajustement à la fabrication des caractéristiques géométriques d'éléments macroscopiques, ou un ultérieur de cette géométrie par une action mécanique. Il s'agit par exemple d'ajuster ou de régler la position d'un noyau de ferrite au cœur d'une bobine comme dans le brevet US 4 558 295, ou d'une électrode métallique entre deux parties diélectriques comme le décrit 1e US 6 556 415. Il peut s'agir également d'un déplacement de contact sur une piste conductrice formant un méandre déposé en couche mince, tel qu'enseigné par la demande de brevet US 2002/01 90835.

10

25

30

11 est également possible d'associer par connexion électrique ou électronique un certain nombre de sous composants d'inductance connue, comme le propose le brevet US 5 872 489, ce qui présente des limites évidentes, par exemple en terme de nombre de valeurs obtenues et des complexité de réalisation.

Une autre méthode est proposée par le brevet US 5 426 409, qui consiste à contrôler par un courant variable le degré de saturation magnétique du noyau d'une Lorsque bobine. les contraintes et les fréquences concernées le permettent, il est également d'ajuster une inductance par variation de fréquence sur un matériau semi-conducteur (technologie MESFET GaAs, décrite dans le brevet US 6 211 753). Ce type de solution n'est toutefois pas applicable dans tous les cas, et n'est pas toujours non plus miniaturisable au-delà d'une certaine limite.

Selon les solutions employées, les composants obtenus peuvent être sujets à l'usure. Souvent, ils imposent un encombrement non négligeable. Ils présentent également des limites en matière de plages de fréquences et/ou de performances utilisables.

En plus des limites citées plus haut en matière de miniaturisation et de performances d'inductance, fabriquer des composants d'inductances variées ou régler la valeur d'inductance d'un composant présente donc des difficultés non négligeables.

Un but de la présente invention est de remédier à ces 10 inconvénients en proposant un procédé de réalisation plus simple et moins coûteux que les procédés actuels.

Un autre but de la présente invention est de proposer un composant plus performant que les composants actuels, dans l'absolu ou par rapport à sa taille.

15 Cet objectif est atteint avec un procédé de réalisation d'un composant inductif supraconducteur sous la forme de un ou plusieurs segments de ligne ou éléments, d'une surface de l'ordre de quelques centaines de microns carrés constitués d'un empilement de films ou couches 20 minces alternativement supraconducteurs et isolants.

On peut ainsi accéder à des processus de fabrication automatisables et collectifs mettant en œuvre des techniques connues et largement répandues de dépôt de couches minces et de gravure, ce qui contribue à une réduction sensible des coûts de fabrication.

25

30

Dans une forme de réalisation préférée de l'invention, chaque film constituant l'empilement est parfaitement cristallisé. Le dispositif est dimensionné de façon à ce que dans les conditions de travail il se trouve dans l'état Meissner, c'est à dire l'état dans lequel il ne présente pas de dissipation mesurable en courant continu.

Le dispositif proposé peut être réalisé à partir de tout couple de matériaux permettant de réaliser un empilement de films alternativement supraconducteurs et

10

15

isolants en dessous d'une température appelée température critique.

Un autre but de la présente invention est de proposer un composant inductif dont les caractéristiques d'inductance peuvent être plus simplement ajustées lors de la fabrication, ou à moindre coût.

Cet objectif est atteint avec un composant inductif supraconducteur comprenant un empilement de couches minces composées alternativement d'un matériau électriquement isolant et d'un matériau supraconducteur, et des moyens d'accord réalisant une liaison résistive entre au moins deux de ces couches supraconductrices.

Selon une particularité, cet empilement est positionné sur une piste supraconductrice connectée ou intégrée à un circuit électrique ou électronique.

Selon une variante de réalisation, la liaison entre deux couches supraconductrices reliées par les moyens d'accord est de résistivité sensiblement uniforme au sein de l'empilement.

Selon une autre variante de réalisation, la liaison entre deux couches supraconductrices reliées par les moyens d'accord est de résistivité variable au sein de l'empilement.

Selon une particularité, les moyens d'accord sont appliqués sur tout ou partie de la tranche de l'empilement pour réaliser une liaison résistive entre au moins deux couches supraconductrices. Ces moyens d'accord peuvent alors comprendre un matériau déposé ou adhérant à la tranche de l'empilement, et étant ainsi en contact avec tout ou partie des couches supraconductrices qui s'y trouvent.

Selon une particularité, les moyens d'accord comprennent un composé constitué d'un polymère incluant des

10

15

20

25

particules métalliques, déposé sur ou en contact avec tout ou partie de la tranche de l'empilement.

Les éléments des moyens d'accord qui sont appliqués sur la tranche de l'empilement peuvent être répartis sous la forme d'une couche unique, ou de plusieurs couches minces empilées.

Un autre but de la présente invention est de proposer un composant plus fiable, plus performant ou d'encombrement plus réduit, dont les caractéristiques d'inductance puissent être réglées ou accordées après fabrication.

Cet objectif est atteint avec un composant inductif supraconducteur comprenant un empilement de couches minces composées alternativement d'un matériau électriquement isolant et d'un matériau supraconducteur, et des moyens d'accord réalisant une liaison résistive entre au moins deux de ces couches supraconductrices. Les moyens d'accord présentent alors des caractéristiques de résistivité variant en fonction d'une grandeur physique ou chimique, dite grandeur de commande, propre à l'environnement du composant.

Cette grandeur de commande peut alors être générée ou ajustée par des composants émetteurs, réalisant ainsi une commande de réglage de l'inductance du composant selon l'invention. Cette grandeur de commande peut également être uniquement propre à l'environnement du composant selon l'invention (ou seulement d'une partie du composant), réalisant ainsi une fonction de capteur ou de détection de cette grandeur de commande.

Les moyens d'accord peuvent présenter une résistivité 30 commandée par :

- une exposition ou une variation d'exposition à un rayonnement lumineux.
- une variation de température.

- une exposition ou une variation d'exposition à un champ magnétique.
- une exposition ou une variation d'exposition à un champ électrique.
- Selon une particularité, les moyens d'accord comportent des moyens de réglage de la résistivité d'au moins une liaison entre deux couches supraconductrices reliées par ces moyens d'accord.

Selon une particularité, les moyens de réglage 10 comprennent un circuit électrique ou électronique de réglage de la résistivité ou de la résistance électrique entre au moins deux couches supraconductrices reliées par le dispositif d'accord.

Un autre but de la présente invention est de proposer un procédé de réalisation plus simple et moins coûteux permettant d'ajuster ou d'accorder les caractéristiques d'inductance des composants fabriqués.

Ce but est atteint avec un procédé de réalisation d'un composant inductif supraconducteur d'une valeur d'inductance déterminée, caractérisé en ce qu'il comprend 20 une phase de dépôt d'un empilement alterné de couches supraconductrices et isolantes minces sur un substrat, suivie d'une phase de dépôt sur tout ou partie de tranche de cet empilement d'au moins une couche d'accord, d'un matériau réalisant entre une pluralité de ces couches 25 supraconductrices une liaison électrique d'une résistivité déterminée, choisie en fonction de ladite d'inductance.

Un autre but de la présente invention est de proposer 30 un procédé de réalisation plus simple et moins coûteux permettant de fabriquer des composants dont l'inductance est réglable après fabrication.

Ce but est atteint avec un procédé de réalisation d'un composant inductif supraconducteur présentant des

20

25

30

caractéristiques d'inductance réglables, caractérisé en ce qu'il comprend une phase de dépôt d'un empilement alterné de couches minces supraconductrices et isolantes sur un substrat, suivie d'une phase de dépôt sur tout ou partie de la tranche de cet empilement d'au moins une couche d'accord, réalisant entre une pluralité de ces couches supraconductrices une liaison électrique de résistivité variant en fonction d'une grandeur physique ou chimique de l'environnement de cette couche d'accord.

Suivant un autre aspect de l'invention, il est proposé un dispositif électronique incluant un composant inductif supraconducteur comprenant un empilement de couches minces alternativement d'un matériau électriquement isolant et d'un matériau supraconducteur, et des moyens d'accord réalisant une liaison résistive entre au moins deux de ces couches supraconductrices.

Selon une particularité, un tel dispositif peut assurer des fonctions de filtrage, ou de transducteur.

Le composant inductif supraconducteur peut comprendre des moyens d'accord sensibles à la lumière, par exemple une couche d'un composé photoconducteur. Un tel dispositif peut alors être prévu pour réaliser un transducteur optoélectronique.

Selon une particularité, le composant inductif supraconducteur peut être associé (seul ou en plusieurs exemplaires) à un ou plusieurs composants capacitifs. Le dispositif selon l'invention peut alors être agencé pour assurer une fonction de ligne à retard.

Suivant encore un aspect de l'invention, il est proposé un dispositif d'antenne incluant un composant inductif supraconducteur comprenant un empilement de couches minces alternativement d'un matériau électriquement isolant et d'un matériau supraconducteur, et des moyens

d'accord réalisant une liaison résistive entre au moins deux de ces couches supraconductrices,

Un tel dispositif d'antenne peut alors comprendre une ou plusieurs lignes à retard selon la présente invention.

De telles antennes peuvent être associées, avec des réglages cohérents et accordés pour réaliser un dispositif d'imagerie médicale, par exemple de type IRM.

Des lignes à retard selon l'invention peuvent également être mises en œuvre dans un dispositif radar à décalage de phase comportant une pluralité d'antennes comprenant chacune un circuit électronique incluant une ligne à retard selon l'invention, cette ligne à retard étant agencée de sorte que chacune desdites antennes émet un signal dont la phase est décalée par rapport à celle des antennes voisines.

10

15

Plusieurs variantes de réalisation de processus peuvent être envisagées pour la fabrication de circuits supraconducteurs intégrant l'invention.

Le processus de fabrication comprend en particulier 20 les étapes de dépôt d'un film supraconducteur et dépôt de l'empilement de films alternativement supraconducteurs et isolants. Le processus comprend également des étapes gravure de l'ensemble des films déposés et sélective de l'empilement réalisé de façon à ne laisser 25 subsister celui-ci qu'aux emplacements où l'on souhaite implanter un composant inductif. Selon les variantes, ces de gravure peuvent s'intercaler de façons différentes et en une ou plusieurs occurrences au sein des étapes de dépôt.

Suivant un autre aspect de l'invention, il est proposé un système pour réaliser un composant inductif supraconducteur sous la forme d'un ou plusieurs segments de ligne constitués d'un empilement de films alternativement

10

15

20

25

30

d'accord réalisant une liaison résistive entre au moins deux de ces couches supraconductrices.

Un tel dispositif d'antenne peut alors comprendre une ou plusieurs lignes à retard selon la présente invention.

De telles antennes peuvent être associées, avec des réglages cohérents et accordés pour réaliser un dispositif d'imagerie médicale, par exemple de type IRM.

Des lignes à retard selon l'invention peuvent également être mises en œuvre dans un dispositif radar à décalage de phase ou un dispositif d'imagerie médicale comportant une pluralité d'antennes comprenant chacune un circuit électronique incluant une ligne à retard selon l'invention, cette ligne à retard étant agencée de sorte que chacune desdites antennes émet ou reçoit un signal dont la phase est décalée par rapport à celle des antennes voisines.

Plusieurs variantes de réalisation de processus peuvent être envisagées pour la fabrication de circuits supraconducteurs intégrant l'invention.

Le processus de fabrication comprend en particulier les étapes de dépôt d'un film supraconducteur et dépôt de l'empilement de films alternativement supraconducteurs et isolants. Le processus comprend également des étapes de l'ensemble des films déposés et gravure de sélective de l'empilement réalisé de façon à ne laisser subsister celui-ci qu'aux emplacements où l'on souhaite implanter un composant inductif. Selon les variantes, ces peuvent s'intercaler de étapes de gravure différentes et en une ou plusieurs occurrences au sein des étapes de dépôt.

Suivant un autre aspect de l'invention, il est proposé un système pour réaliser un composant inductif supraconducteur sous la forme d'un ou plusieurs segments de ligne constitués d'un empilement de films alternativement supraconducteurs et isolants, mettant en œuvre le procédé selon l'invention.

Dans une forme particulière de l'invention, ce système de réalisation comprend :

- 5 des moyens pour déposer un film supraconducteur sur un substrat,
 - des moyens pour déposer sur le film supraconducteur un empilement de films alternativement supraconducteurs et isolants, et
- 10 des moyens pour graver l'ensemble des films déposés, ces moyens étant agencés de façon à ne laisser subsister celuici qu'aux emplacements où l'on souhaite implanter un composant inductif.
- D'autres avantages et caractéristiques de l'inventione apparaîtront à l'examen de la description détaillée d'un mode de mise en œuvre nullement limitatif, et des dessins annexés sur lesquels :
- la figure 1 est un schéma d'un empilement E de 20 couches C_1 et C_2 déposées sur un substrat ;
 - la figure 2A est une vue de dessus d'une ligner supraconductrice LS comportant un composant inductif constitué de films alternativement supraconducteurs C1 et isolants C2;
- 25 la figure 2B est une vue en coupe d'une ligne supraconductrice LS comportant un composant inductif E constitué de films alternativement supraconducteurs C1 et isolants C2;
- la figure 3A est une photographie du motif utilisé
 30 pour les tests montrant l'emplacement des entrées de
 courant I1 et I2, les plots de mesure V1 et V2 de la
 différence de potentiel aux bornes du pont ainsi que
 l'emplacement de celui-ci;

15

25

- la figure 3B représente le masque de photolithogravure utilisé pour réaliser le motif de test de la figure3A;
- La figure 4 est un schéma du dispositif de mesure 5 utilisé pour caractériser un composant inductif supraconducteur selon l'invention;
 - la figure 5 illustre une différence de potentiel mesurée entre les plots V1 et V2 (traits pleins) lorsqu'un courant (pointillés) en dents de scie à la fréquence de 700Hz circule dans l'échantillon;
 - la figure 6 représente une comparaison des différences de potentiel mesurées entre les plots V1 et V2 lorsque deux courants en dents de scie de même amplitude Imax =10 microampères mais de fréquences différentes circulent dans l'échantillon;
 - la figure 7 illustre une ligne de retard implémentant un composant inductif supraconducteur selon l'invention; et
- la figure 8 illustre un schéma de principe d'une 20 antenne à décalage de phase ;
 - la figure 9 illustre une différence de potentiel mesurée entre les plots V1 et V2 lorsqu'un courant (traits pointillés) circule entre les plots I1 et I2, rapportée à la valeur maximale de ce courant, avant (traits pleins) et après (nuages de points) exposition de l'échantillon à un flux de particules de carbone;
 - la figure 10 illustre des valeurs d'inductance selon la fréquence, avant (points carrés) et après (points ronds et points évidés) application de deux opérations différentes réalisant une liaison résistive entre les couches de l'échantillon;
 - la figure 11 représente une vue schématique en perspective d'un composant selon l'invention, dans un mode de réalisation où les moyens d'accord comprennent une

couche d'un composé appliqué sur une tranche de l'empilement;

- la figure 12 représente une vue schématique en vue de dessus d'un composant selon l'invention, dans un mode de réalisation où les moyens d'accord comprennent un film photoconducteur appliqué sur une tranche de l'empilement, et dont la résistivité est commandée par une source lumineuse commandée;
- la figure 13 représente une vue schématique en 10 perspective d'un composant selon l'invention, dans un mode de réalisation où les moyens d'accord comprennent un circuit électrique ou électronique de résistance réglable connecté à certaines des couches de l'empilement.
- Le principe mis en œuvre dans le composant et son 15 procédé de réalisation selon l'invention réside en empilement \mathbf{E} de films minces, ou couches minces, alternativement supraconducteurs C1 et isolants associés ou non à des liaisons résistives entre les films 20 supraconducteurs C1.

Ces films sont déposés sur un substrat S, en référence à la figure 1, ou bien sur une ligne supraconductrice LS. Il est important que les films C2 soient isolants et de bien contrôler d'éventuels défauts de croissance risquant de mettre deux films supraconducteurs voisins en contact direct.

25

30

Ce principe d'empilement permet l'obtention de composants particulièrement performants, entre autres parce que de valeur d'inductance très élevée par rapport à leur taille.

Le principe consistant à relier entre eux des couches supraconductrices de l'empilement à travers des liaisons résistives, permet alors de diminuer l'inductance obtenue. Cette diminution peut alors être prévue et réalisée en

15

20

fonction des besoins, par une variation de la résistivité de ces liaisons inter-couches.

Il est ainsi possible de réaliser des composants présentant une inductance de la valeur voulue, en fonction des besoins ou pour constituer une gamme de composants de valeurs différentes.

En utilisant des liaisons dont la résistivité peut varier de façon importante sous l'influence de certains facteurs, il est également possible de réaliser des composants dont la valeur d'inductance peut être modifiée par des moyens de commande, ou par une grandeur physicochimique à détecter.

Dans une forme de réalisation préférée de l'invention, le premier film déposé pour réaliser l'empilement E est isolant comme indiqué sur la figure 1.

L'intégration de composants inductifs dans un circuit supraconducteur peut être effectuée de la façon indiquée sur les figures 2A et 2B en utilisant les techniques de dépôt de films minces bien connues de l'homme de l'art, par exemple l'ablation laser, la pulvérisation cathodique radio-fréquence, l'évaporation sous vide, le dépôt chimique en phase vapeur et de manière générale toute technique de dépôt permettant l'obtention de couches minces.

Il est à noter que dans cette version particulière du procédé selon l'invention correspondant aux figures 2A et 2B, un film supraconducteur L1 déposé sur un substrat S, une fois gravé, constitue une ligne supraconductrice LS sur laquelle sera placé l'empilement inductif E.

réalisation exemple particulier de l'invention fourni à titre non limitatif, les matériaux 30 les composés YBa2Cu3O7-D pour films les choisis sont supraconducteurs et LaAlO3 pour les films isolants. Les 10 nm (10^{-8}m) pour. les films de épaisseurs sont

25

supraconducteurs et de 4nm (4.10^{-9}m) pour les films isolants. 14 paires de films ont été déposées.

Après dépôt, les films ont été gravés de façon à obtenir le motif représenté sur la figure 3A dans laquelle on distingue les contacts métallisés I1, I2 qui permettent d'amener le courant dans l'échantillon et ceux qui permettent de mesurer les tensions V1 et V2 aux bornes de l'élément central, appelé pont, du motif. A titre indicatif et non limitatif, la taille du pont est de 10µm x 20µm.

10 Le dispositif de mesure utilisé pour caractériser les échantillons de composants inductifs supraconducteurs selon l'invention, représenté en figure 4, comporte un générateur GBF créant un courant variable dans le temps I(t) traverse la résistance R et l'échantillon Ech via les contacts I1 et I2. La différence de potentiel aux bornes de " 15 résistance R est amplifiée par un amplificateur. différentiel AI et envoyée sur une entrée YI .de? l'oscilloscope Osc. Elle permet de connaître l'intensité I(t) du courant traversant l'échantillon. La différence de potentiel aux bornes de l'échantillon est prélevée en V1 et 20 amplifiée par l'amplificateur Av et envoyée l'entrée Yv de l'oscilloscope Osc.

La figure 5 montre les signaux recueillis en YI et Yv lorsque l'échantillon est à une température de 70K. Dans le cas présent, l'échantillon était placé dans un cryostat à hélium liquide, mais tout procédé permettant d'obtenir une température inférieure à la température critique de l'échantillon étudié convient.

Le générateur délivre un courant en dents de scie à la fréquence de 700Hz. On a directement reporté la valeur du courant I(t). On observe que la différence de potentiel V(t) entre V1 et V2 présente la forme de créneaux, ce qui indique que V(t) est proportionnelle à la dérivée par rapport au temps de I(t). Cette caractéristique indique que

10

15

20

25

30

l'échantillon se comporte bien comme un composant inductif. On a reporté sur la figure 6 les signaux V(t) mesurés à 700 Hz et 2kHz pour une valeur du courant crête égale à $10~\mu\text{A}$ dans les deux cas. Dans cette figure, le trait plein correspond à la tension relevée pour un courant à la fréquence F=700Hz et le trait pointillé à celle relevée pour un courant à la fréquence F=2000Hz.

On observe que le rapport de l'amplitude des signaux obtenus est dans le rapport des fréquences appliquées, ce qui là aussi est typique d'un composant inductif.

Des résultats présentés sur la figure 6, on déduit que l'inductance du composant réalisé selon l'invention est égale à 535 $\mu\text{H} \pm 10\mu\text{H}$. Les composants testés n'ont pas tous présenté une inductance aussi élevée mais des valeurs de l'ordre de quelques dizaines de μH ont été couramment obtenues avec des composants de forme identique à celui présenté ici.

La figure 9 correspond à plusieurs mesures réalisées sur un même échantillon initial, et mettant en évidence une variation de l'inductance du composant du fait de la présence de liaisons résistives entre les couches supraconductrices.

Cette figure 9 montre les signaux recueillis en YI et Yv, rapportés à la valeur maximale Imax de l'intensité et pour une fréquence de 1 kHz, dans les mêmes conditions que pour la figure 5.

Dans cette figure, le trait plein représente la quantité V/Imax, mesurée sur un échantillon dont les couches supraconductrices C1 sont séparées par des couches C2 rigoureusement isolantes. Ce tracé peut être utilisé comme référence et correspond à une inductance maximale obtenue pour un empilement de caractéristiques fixes, en géométrie comme en nature et nombre de couches. Le calcul

10

15

20

montre que l'inductance de l'échantillon est de 62 μH dans cette configuration.

L'échantillon est ensuite exposé à un flux de particules de carbone créant des liaisons résistives entre les couches supraconductrices C1 de l'empilement E, par contact au niveau des tranches accessibles de l'empilement.

Le tracé en nuages de points représente la quantité mesurée après cette exposition, V/Imax, en présence particules de carbone déposées sur la tranche de l'empilement E. Le calcul montre l'inductance que de l'échantillon est alors de 14 μH .

Dans cette configuration, les particules de carbones en contact avec les couches supraconductrices C1 au niveau de leur affleurement dans la tranche de l'empilement E. constitue alors des moyens d'accord réalisant entre ces couches supraconductrices C1 une liaison résistive, d'une résistivité faible par rapport à celle des isolantes C2 qui les séparent. L'expérience montre d'ailleurs que le retrait de ces particules de carbone⁴ permet de restaurer les propriétés initiales.

La figure 10 montre les valeurs d'inductance obtenues pour un échantillon de même forme que pour la figure 5, composé de films supraconducteurs de la phase $YBa_2Cu_3O_7$ séparés par des films isolants en LaAlO3.

Dans cette figure, les points en forme de carrés pleins représentent les valeurs d'inductance mesurées à différentes fréquences, mesurées sur un échantillon dont les couches supraconductrices C1 sont séparées par des couches C2 rigoureusement isolantes.

Sur la même figure, les points en forme de ronds pleins et en forme de carrés creux représentent les valeurs d'inductance mesurées à différentes fréquences, mesurées sur un échantillon doté de moyens d'accord de deux types

10

15

20

25

différents et réalisant entre les couches supraconductrices C1 des liaisons résistives de caractéristiques différentes.

Ces moyens d'accord peuvent comprendre, à titre d'exemple, un polymère contenant des grains d'argent appliqué sur l'échantillon.

Ainsi on constate que l'utilisation de moyens d'accord de résistivités différentes permet, à partir d'un échantillon d'une inductance donnée, par exemple d'environ 5.10^{-5} H à $1 \mathrm{kHz}$, de réaliser un composant d'inductance plus faible.

De plus, cette valeur plus faible d'inductance est différente selon que les moyens d'accord sont d'un premier type avec une première caractéristique de résistivité, donnant par exemple une inductance proche de $1,1.10^{-5}$ H, ou sont d'un deuxième type avec une deuxième caractéristique de résistivité, donnant par exemple une inductance proche de $1,1.10^{-6}$ H.

La réalisation de ces moyens d'accord utilise des techniques connues et peut se faire suivant différents modes dont certains sont expliqués ci-dessous à titre d'exemples non limitatifs.

La figure 11 illustre un mode de réalisation de l'invention où un empilement E de couches minces alternativement supraconductrices C1 et isolantes C2 est positionné sur une piste supraconductrice LS. Cette piste peut être située sur un film isolant, ou directement sur un substrat, ou faire partie elle-même d'un circuit multicouche.

Sur la tranche de l'empilement E est disposé un dispositif d'accord réalisant des moyens d'accord, en assurant une connexion électrique d'une résistivité déterminée entre les différentes couches supraconductrices C1, C1i de l'empilement. Ce dispositif d'accord peut être réalisé sous la forme d'une substance MA1 d'une résistivité

10

30

connue, fixe ou pouvant être choisie par une modification de sa composition. Cette substance, dite substance d'accord, peut être déposée sur la tranche de l'empilement, voire sur la totalité de la surface du composant, par des moyens connus par exemple par enduction ou par des procédés de dépôt d'une couche mince comme ceux décrits plus haut.

La résistivité de cette substance d'accord, et donc l'inductance du composant obtenu, peut être choisie et déterminée avant son application sur l'empilement par tout moyen connu, par exemple par dosage d'un composant entrant dans sa fabrication. Si cette substance est un polymère incluant des grains d'argent, l'inductance du composant réalisé pourra ainsi être déterminée par la quantité ou la taille des grains d'argent.

L'invention décrit donc également un procédé de réalisation de composants supraconducteurs à inductance accordable, dont la valeur d'inductance est déterminée à la fabrication par le choix de substances d'accord de caractéristiques différentes.

La figure 12 illustre un mode de réalisation où les moyens d'accord présentent une résistivité dont la valeur change de façon importante en fonction d'une grandeur physique ou chimique de son environnement. Dans cet exemple, les moyens d'accord comprennent une substance d'accord MA2, par un exemple un film photoconducteur en une ou plusieurs couches minces, dont la résistivité varie en fonction du rayonnement lumineux qu'elle reçoit.

Cette substance d'accord MA2 reçoit un rayonnement lumineux en provenance de moyens d'éclairage ME, qui peuvent être commandés par des moyens de commande d'un type connu.

Au sein d'un dispositif électrique ou électronique incluant un composant supraconducteur à inductance accordable selon l'invention, il est donc possible de

20

25

30

commander une variation de l'inductance dudit composant inductif en commandant le fonctionnement des moyens d'éclairage ME. Un tel composant peut ainsi permettre de réaliser de nombreux types de composants optoélectroniques, par exemple un transducteur optoélectronique.

En agençant le composant selon l'invention de façon à ce que les moyens d'accord reçoivent de la lumière extérieure, il est également possible de réaliser un capteur lumineux.

Dans un autre mode de réalisation, non représenté, les moyens d'accord présentent une résistivité variant selon une autre grandeur physique ou chimique, dite grandeur de commande. A titre d'exemple, cette grandeur de commande peut être une température, un champ électrique, ou un champ magnétique.

De la même façon qu'avec un rayonnement lumineux, le composant selon l'invention peut alors être agencé pour réaliser un capteur de cette grandeur, ou pour être commandé en inductance par une émission ou une variation de cette grandeur par une source commandée.

Ainsi, il est par exemple possible de réaliser des transducteurs, des coupleurs, des capteurs, ou nombre de composants ou dispositifs incluant une variation d'inductance selon une telle grandeur physicochimique.

L'invention décrit donc également un procédé de réalisation de composants supraconducteurs à inductance accordable, dont la valeur d'inductance est réglable après fabrication par la détection ou la commande d'une exposition ou d'une variation d'exposition à une grandeur physique ou chimique propre à l'environnement du composant.

La figure 13 illustre une variante de l'invention pouvant également être déclinée en de nombreux modes de réalisation. A titre d'exemple, un mode de réalisation est représenté où une pluralité de couches supraconductrices

10

25

30

Cli de l'empilement E recolvent une connexion électrique individuelle, ou par petits groupes, qui les relie à un circuit de réglage. Par des moyens de commandes connus, ce circuit de réglage établit entre les différentes connexions CXi des liaisons résistives qui peuvent être modifiées selon l'inductance à obtenir dans le composant supraconducteur inductif. De telles connexions CXi peuvent être réalisées, par exemple, par connexion discrète des couches supraconductrices Cli à l'aide de fils ou de pistes en métal normal. Elles peuvent également être réalisées sous la forme de couches minces de métal normal formant des pistes électriques et empilées en même temps que couches supraconductrices Cli et isolantes C2i de l'empilement E.

Les composants inductifs supraconducteurs obtenus par le procédé selon l'invention peuvent trouver des applications dans les domaines de l'électrotechnique ou de l'électronique, de la téléphonie, des antennes et des composants passifs à haute fréquence, en particulier pour l'imagerie médicale ainsi que les radars et l'électronique de défense.

Dans un premier exemple d'application, des composants inductifs supraconducteurs sont implémentés dans des systèmes d'antennes. Ainsi, dans un certain nombre de cas, par exemple en imagerie médicale par résonance magnétique (IRM) de surface, on utilise des antennes accordées. paramètre important intervenant dans l'efficacité de l'antenne est le coefficient de surtension qui est proportionnel à son inductance. Une supraconductrice permet de faire croître ce coefficient car sa résistance ohmique est très faible. On peut obtenir un nouvel accroissement du coefficient de surtension en incluant dans le circuit d'antenne un dispositif du type de ceux décrits ici

Un cas particulièrement favorable sera celui ou l'antenne elle-même est réalisée à partir d'un film mince supraconducteur.

Dans un autre exemple d'application, des composants inductifs supraconducteurs sont mis en œuvre dans des lignes à retard. Les lignes à retard sont d'usage courant dans tous les domaines de l'électronique. La forme la plus simple que peut prendre une ligne à retard est représentée sur la figure 7.

La présence dans le circuit de l'inductance L et du 10 condensateur C provoque une différence de phase entre la tension V et le courant I. Un exemple d'utilisation est celui des radars à décalage de phase qui permettent d'explorer l'espace environnant avec un système d'antennes fixes. Un schéma de principe pour un tel système est 15 reporté sur la figure 8. Dans ce dispositif la ligne principale portant le courant I est couplé aux différentes antennes. Chacune de celles-ci comporte dans son circuit une ligne à retard. Il en résulte que chaque antenne émet un signal dont la phase est décalée par rapport à celle des 20 antennes voisines. En faisant varier ce décalage de phase on change la direction du rayonnement émis. En électronique de défense, on étudie depuis longtemps l'introduction de circuits supraconducteurs dans les composants en particulier pour les radars et plus 25 électroniques, généralement les contre-mesures. La présence de composants forte inductance, de petites dimensions et utilise des processus similaires fabrication employés pour le reste du circuit serait une innovation importante dans ce domaine. 30

Dans ses utilisations, en particulier pour réaliser des lignes à retard et des antennes individuelles, ou des antennes composites à décalage de phase, le composant inductif selon l'invention peut être utilisé dans des

Un cas particulièrement favorable sera celui ou l'antenne elle-même est réalisée à partir d'un film mince supraconducteur.

Dans un autre exemple d'application, des composants inductifs supraconducteurs sont mis en œuvre dans des lignes à retard. Les lignes à retard sont d'usage courant dans tous les domaines de l'électronique. La forme la plus simple que peut prendre une ligne à retard est représentée sur la figure 7.

10 La présence dans le circuit de l'inductance L et du condensateur C provoque une différence de phase entre la tension V et le courant I. Un exemple d'utilisation est celui des radars à décalage de phase qui permettent d'explorer l'espace environnant avec un système d'antennes 15 fixes. Un schéma de principe pour un tel système est reporté sur la figure 8. Dans ce dispositif la ligne principale portant le courant I est couplé aux différentes antennes. Chacune de celles-ci comporte dans son circuit une ligne à retard. Il en résulte que chaque antenne émet ou reçoit un signal dont la phase est décalée par rapport à 20 celle des antennes voisines. En faisant varier ce décalage de phase on change la direction du rayonnement émis. électronique de défense, on étudie depuis longtemps l'introduction de composants supraconducteurs dans 25 circuits électroniques, en particulier pour les radars et plus généralement les contre-mesures. La présence composants à forte inductance, de petites dimensions et dont la fabrication utilise des processus similaires à ceux employés pour le reste du circuit serait une innovation 30 importante dans ce domaine.

Dans ses utilisations, en particulier pour réaliser des lignes à retard et des antennes individuelles, ou des antennes composites à décalage de phase, le composant inductif selon l'invention peut être utilisé dans des

10

15

20

25

versions de différentes valeurs d'inductances, réalisées comme décrit ci-dessus.

applications, Dans de telles le supraconducteur inductif accordable selon l'invention peut également être avantageusement utilisé en version réglable exemple pour cours d'utilisation, par étalonner les caractéristiques d'une antenne composite ou active, par réglage différentié antenne l'inductance au sein des lignes à retard des antennes individuelles qui la composent.

De telles antennes individuelles ou composites incluant le composant supraconducteur inductif accordable selon l'invention peuvent également permettre des avancées importantes, dans le domaine de l'imagerie médicale, par exemple par IRM.

Bien sûr, l'invention n'est pas limitée aux exemples qui viennent d'être décrits et de nombreux aménagements peuvent être apportés à ces exemples sans sortir du cadre de l'invention. Ainsi, le nombre de films respectivement isolants et supraconducteurs n'est pas limité aux exemples des composants ailleurs, les dimensions décrits. Par inductifs supraconducteurs ainsi que leurs surfaces peuvent évoluer en fonction des applications spécifiques de ces films respectivement plus, les composants. De supraconducteurs et isolants peuvent être réalisés à partir d'autres composés que ceux proposés dans l'exemple décrit, composés satisfassent aux conditions que ces physiques requises pour les applications.

REVENDICATIONS

- 1. Composant inductif supraconducteur comprenant un empilement (E) de couches minces alternativement d'un matériau électriquement isolant (C2) et d'un matériau supraconducteur (C1), et des moyens d'accord (M11, MA2) réalisant une liaison résistive entre au moins deux de ces couches supraconductrices (C1, C1i).
- 2. Composant selon la revendication 1, caractérisé en ce que cet empilement (E) est positionné sur une piste supraconductrice (LS).
- 3. Composant selon l'une des revendications 1 ou 2, 15 caractérisé en ce qu'une liaison entre deux couches supraconductrices reliées par les moyens d'accord est de résistivité sensiblement uniforme au sein de l'empilement.
- Composant selon l'une des revendications 1 ou · 2, 4 20 caractérisé en ce qu'une liaison entre deux couches! supraconductrices reliées par les moyens d'accord est de résistivité variable au sein de l'empilement.
- 5. Composant selon l'une des revendications précédentes, caractérisé en ce que les moyens d'accord (MA1, MA2) sont appliqués sur tout ou partie de la tranche de l'empilement pour réaliser une liaison résistive entre au moins deux couches supraconductrices.
- 6. Composant selon la revendication 5, caractérisé en ce que les moyens d'accord (MA1) présentent des caractéristiques de résistivité variant en fonction d'une grandeur physique ou chimique, dite grandeur de commande, propre à l'environnement du composant.

REVENDICATIONS

- 1. Composant inductif supraconducteur comprenant un empilement (E) de couches minces alternativement d'un matériau électriquement isolant (C2) et d'un matériau supraconducteur (C1), et des moyens d'accord (M11, MA2) réalisant une liaison résistive entre au moins deux de ces couches supraconductrices (C1, C1i).
- 2. Composant selon la revendication 1, caractérisé en ce que cet empilement (E) est positionné sur une piste supraconductrice (LS).
- revendications 1 selon l'une des 2, Composant 3. qu'une deux couches liaison entre en 15 caractérisé ce supraconductrices reliées par les moyens d'accord est de résistivité sensiblement uniforme au sein de l'empilement.
- 4. Composant selon l'une des revendications 1 ou 2, 20 caractérisé en ce qu'une liaison entre deux couches supraconductrices reliées par les moyens d'accord est de résistivité variable au sein de l'empilement.
- 5. Composant selon l'une des revendications précédentes, caractérisé en ce que les moyens d'accord (MA1, MA2) sont appliqués sur tout ou partie de la tranche de l'empilement pour réaliser une liaison résistive entre au moins deux couches supraconductrices.
- 6. Composant selon la revendication 5, caractérisé en ce que les moyens d'accord (MA1) présentent des caractéristiques de résistivité variant en fonction d'une grandeur physique ou chimique, dite grandeur de commande, propre à l'environnement du composant.

- 7. Composant selon l'une des revendications 5 à 6, caractérisé en ce que les moyens d'accord (MA2) présentent une résistivité commandée par une exposition ou une variation d'exposition à un rayonnement lumineux (ME).
- 8. Composant selon l'une des revendications 5 à 7, caractérisé en ce que les moyens d'accord (MA1) présentent une résistivité commandée par une variation de température.
- 9. Composant selon l'une des revendications 5 à 8, caractérisé en ce que les moyens d'accord (MA1) présentent une résistivité commandée par une exposition ou une variation d'exposition à un champ magnétique.
- 10. Composant selon l'une des revendications 5 à 9, caractérisé en ce que les moyens d'accord (MA1) présentent une résistivité commandée par une exposition ou une variation d'exposition à un champ électrique.
- 20 11. Composant selon l'une des revendications 5 à 10, caractérisé en ce que les moyens d'accord (MA1, MA2) comprennent un composé constitué d'un polymère incluant des particules métalliques.
- 25 12. Composant selon l'une des revendications précédentes, caractérisé en ce que les moyens d'accord comportent des moyens de réglage de la résistivité d'au moins une liaison entre deux couches supraconductrices (C1, C1i) reliées par ces moyens d'accord.
- 13. Composant selon la revendication 12, caractérisé en ce que les moyens de réglage comprennent un circuit (CXi, CR) électrique ou électronique de réglage de la résistivité ou de la résistance électrique entre au moins deux couches supraconductrices reliées par le dispositif d'accord.

- 24 -

- 7. Composant selon l'une des revendications 5 à 6, caractérisé en ce que les moyens d'accord (MA2) présentent une résistivité commandée par une exposition ou une variation d'exposition à un rayonnement lumineux (ME).
- 8. Composant selon l'une des revendications 5 à 7, caractérisé en ce que les moyens d'accord (MA1) présentent une résistivité commandée par une variation de température.
- revendications 8, selon l'une des Composant 10 9. caractérisé en ce que les moyens d'accord (MA1) présentent exposition commandée par une ou résistivité une variation d'exposition à un champ magnétique.
- 10. Composant selon l'une des revendications 5 à 9, caractérisé en ce que les moyens d'accord (MA1) présentent une résistivité commandée par une exposition ou une variation d'exposition à un champ électrique.
- 20 11. Composant selon l'une des revendications 5 à 10, caractérisé en ce que les moyens d'accord (MA1, MA2) comprennent un composé constitué d'un polymère incluant des particules métalliques.
- 25 12. Composant selon l'une des revendications précédentes, caractérisé en ce que les moyens d'accord comportent des moyens de réglage de la résistivité d'au moins une liaison entre deux couches supraconductrices (C1, C1i) reliées par ces moyens d'accord.
- 13. Composant selon la revendication 12, caractérisé en ce que les moyens de réglage comprennent un circuit (CXi, CR) électrique ou électronique de réglage de la résistivité ou de la résistance électrique entre au moins deux couches supraconductrices reliées par le dispositif d'accord.

- 14. Dispositif électronique incluant un composant inductif supraconducteur comprenant un empilement de couches minces alternativement d'un matériau électriquement isolant et d'un matériau supraconducteur, et des moyens d'accord réalisant une liaison résistive entre au moins deux de ces couches supraconductrices.
- 15. Dispositif selon la revendication 14, assurant une fonction de transducteur optoélectronique.
- 16. Dispositif selon la revendication 14, caractérisé en ce qu'il comprend également un composant capacitif et assure une fonction de ligne à retard.
- 15. Dispositif d'antenne incluant un composant inductif supraconducteur comprenant un empilement de couches minces alternativement d'un matériau électriquement isolant et d'un matériau supraconducteur, et des moyens d'accord réalisant une liaison résistive entre au moins deux de ces couches supraconductrices.
- 18. Dispositif radar à décalage de phase comportant une pluralité d'antennes comportant chacune un circuit électronique incluant au moins une ligne à retard selon la revendication 16, cette ligne à retard étant agencée de sorte que chacune desdites antennes émet ou reçoit un signal dont la phase est décalée par rapport à celles des antennes voisines.
- 30 19. Dispositif d'imagerie médicale comportant une pluralité d'antennes comportant chacune un circuit électronique incluant au moins une ligne à retard selon la revendication 16, cette ligne à retard étant agencée de sorte que chacune desdites antennes émet ou reçoit un signal dont la phase est réglée par rapport à celles des autres antennes.

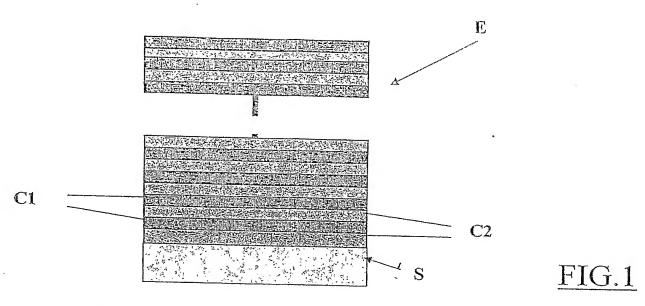
- 14. Dispositif électronique incluant un composant inductif supraconducteur comprenant un empilement de couches minces alternativement d'un matériau électriquement isolant et d'un matériau supraconducteur, et des moyens d'accord réalisant une liaison résistive entre au moins deux de ces couches supraconductrices.
- 15. Dispositif selon la revendication 14, assurant une 10 fonction de transducteur optoélectronique.
 - 16. Dispositif selon la revendication 14, caractérisé en ce qu'il comprend également un composant capacitif et assure une fonction de ligne à retard.
- 17. Dispositif d'antenne incluant un composant inductif supraconducteur comprenant un empilement de couches minces alternativement d'un matériau électriquement isolant et d'un matériau supraconducteur, et des moyens d'accord réalisant une liaison résistive entre au moins deux de ces couches supraconductrices.
- 18. Dispositif selon l'une des revendications 16 ou 17, mis en œuvre dans un dispositif radar à décalage de phase comportant une pluralité d'antennes comportant chacune un circuit électronique incluant au moins une ligne à retard, cette ligne à retard étant agencée de sorte que chacune desdites antennes émet ou reçoit un signal dont la phase est décalée par rapport à celles des antennes voisines.
- 19. Dispositif selon l'une des revendications 16 ou 17, mis en œuvre dans un dispositif d'imagerie médicale comportant une pluralité d'antennes comportant chacune un circuit électronique incluant au moins une ligne à retard, cette ligne à retard étant agencée de sorte que chacune desdites

- 20. Procédé réalisation d'un composant inducțif de supraconducteur d'une valeur d'inductance déterminée, caractérisé en ce qu'il comprend une phase de dépôt d'un empilement alterné de couches minces supraconductrices et isolantes sur un substrat, suivie d'une phase de dépôt sur tout ou partie de la tranche de cet empilement d'au moins couche d'accord, d'un matériau réalisant entre une pluralité de ces couches supraconductrices une liaison électrique d'une résistivité déterminée, choisie fonction de ladite valeur d'inductance.
- 21. Procédé de réalisation d'un composant inductif supraconducteur présentant des caractéristiques d'inductance réglables, caractérisé en ce qu'il comprend 15 une phase de dépôt d'un empilement alterné de couches minces supraconductrices et isolantes sur un substrat, suivie d'une phase de dépôt sur tout ou partie de la tranche de cet empilement d'au moins une couche d'accord, réalisant entre une pluralité de ces supraconductrices une liaison électrique de 20 résistivité variant en fonction d'une grandeur physique ou chimique de l'environnement de cette couche d'accord.

- 26 -

antennes émet ou reçoit un signal dont la phase est réglée par rapport à celles des autres antennes.

- inductif composant réalisation d'un 20. Procédé de déterminée, d'une valeur d'inductance supraconducteur 5 caractérisé en ce qu'il comprend une phase de dépôt d'un empilement alterné de couches minces supraconductrices et isolantes sur un substrat, suivie d'une phase de dépôt sur tout ou partie de la tranche de cet empilement d'au moins une couche d'accord, d'un matériau réalisant entre une 10 ces couches supraconductrices une liaison pluralité de résistivité déterminée, choisie en d'une électrique fonction de ladite valeur d'inductance.
- inductif réalisation composant d'un 15 21. Procédé de des caractéristiques présentant supraconducteur d'inductance réglables, caractérisé en ce qu'il comprend une phase de dépôt d'un empilement alterné de couches minces supraconductrices et isolantes sur un substrat, suivie d'une phase de dépôt sur tout ou partie de la 20 tranche de cet empilement d'au moins une couche d'accord, pluralité de ces couches entre une réalisant supraconductrices une liaison électrique de résistivité variant en fonction d'une grandeur physique ou chimique de couche d'accord. cette de 25 1'environnement



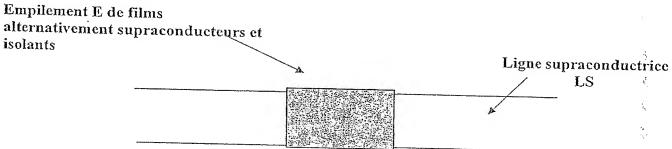


FIG.2A

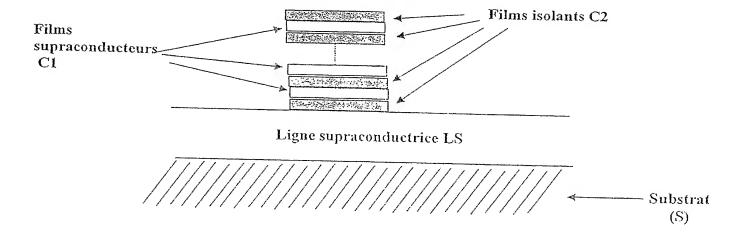


FIG.2B

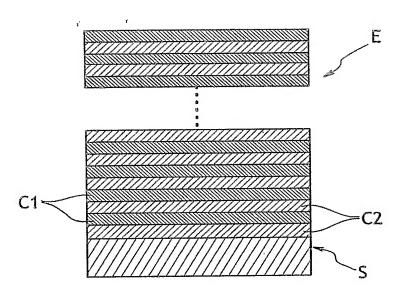
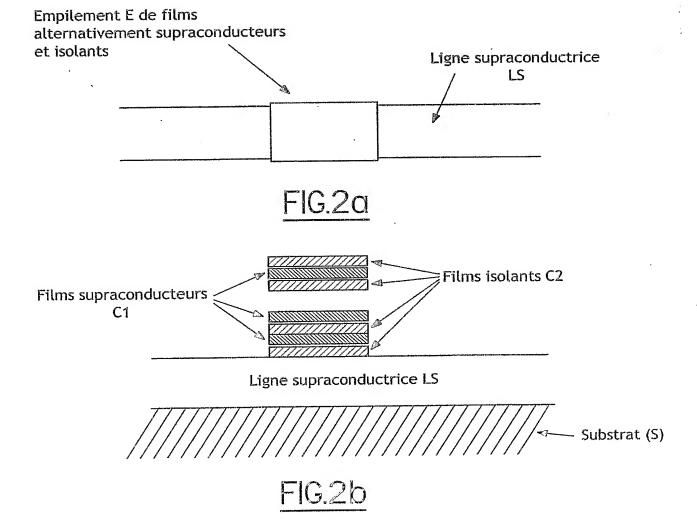


FIG.1



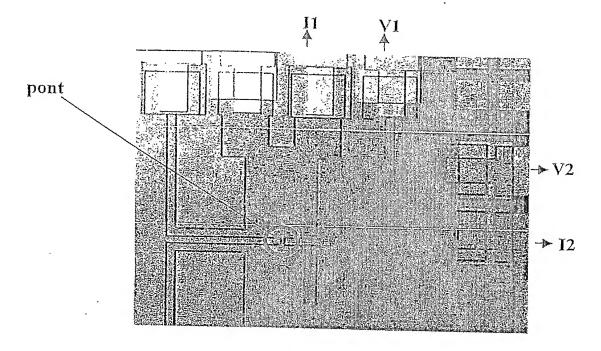


FIG.3A

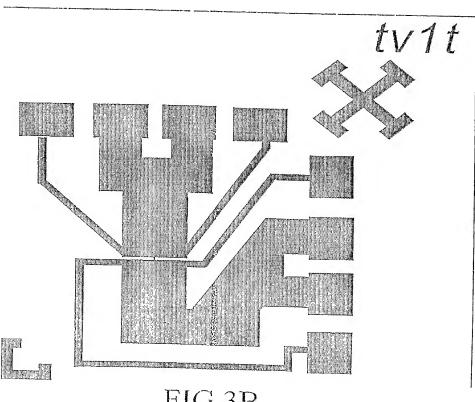


FIG.3B

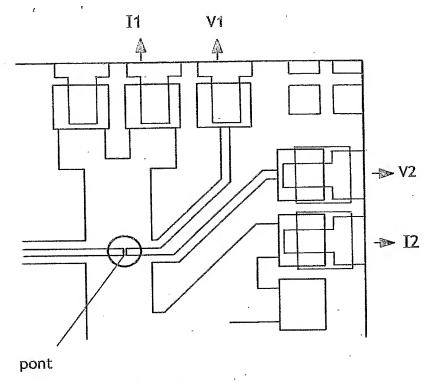


FIG.3a

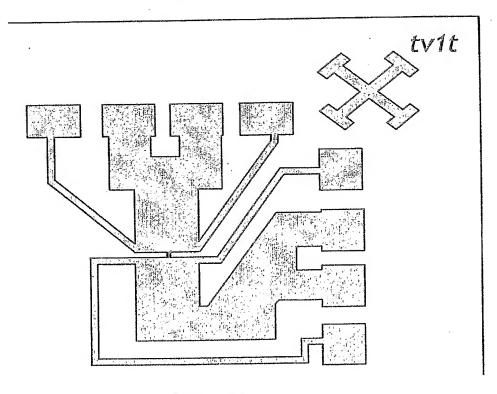


FIG.3b



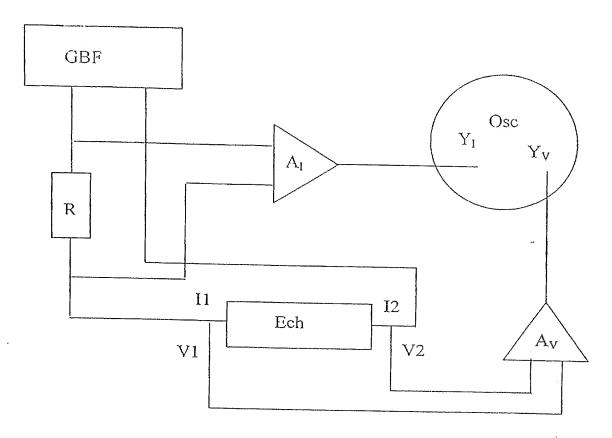


FIG.4

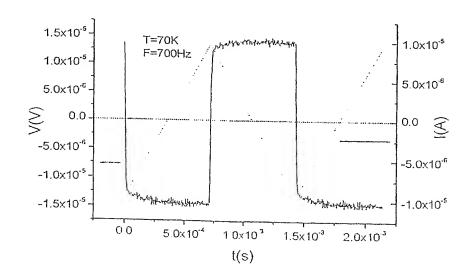


FIG.5

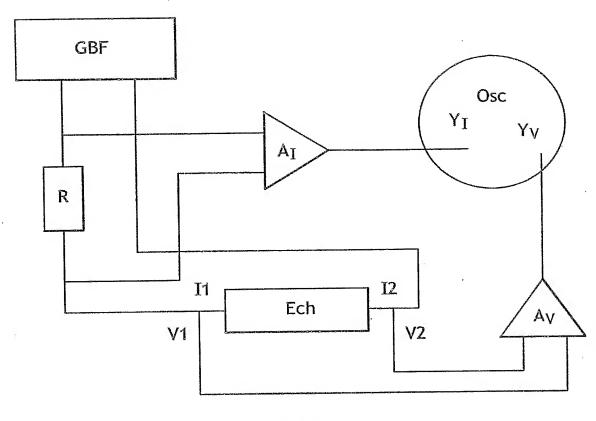


FIG.4

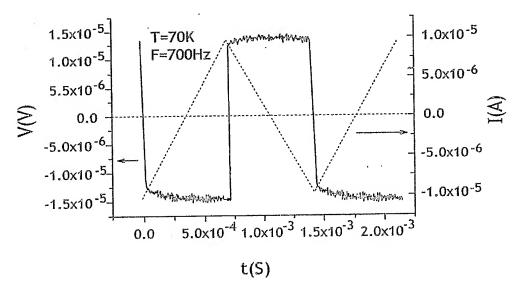


FIG.5

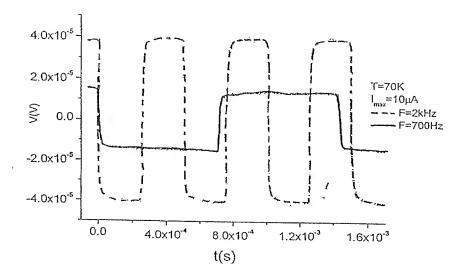


FIG.6

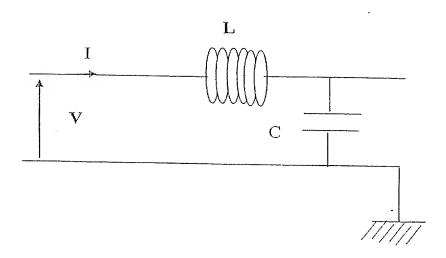


FIG.7

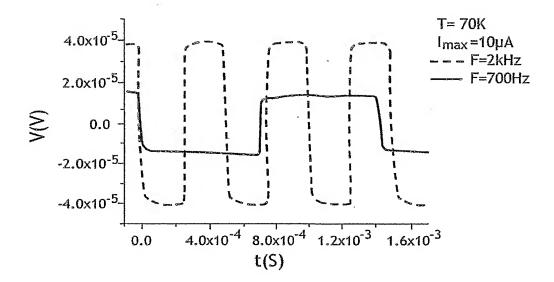


FIG.6

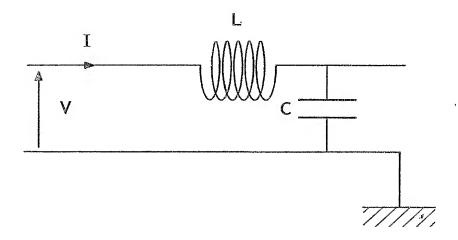


FIG.7



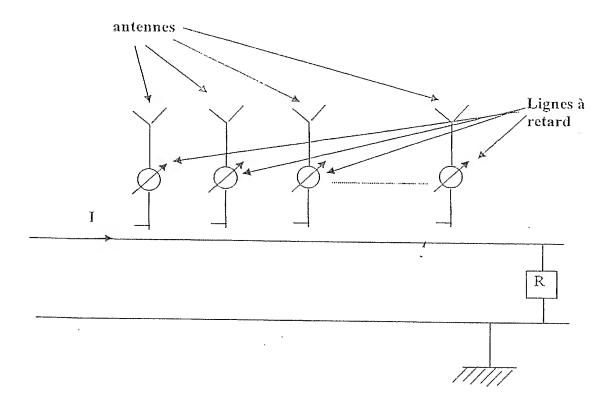


FIG.8

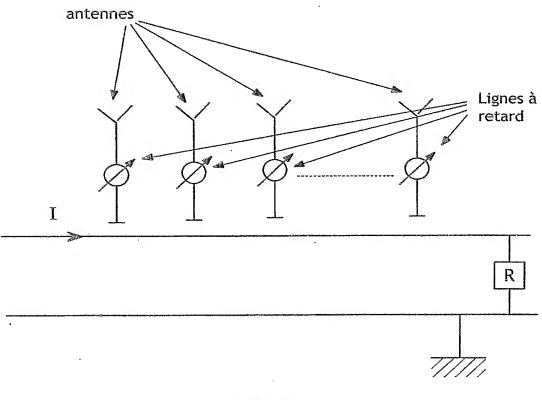
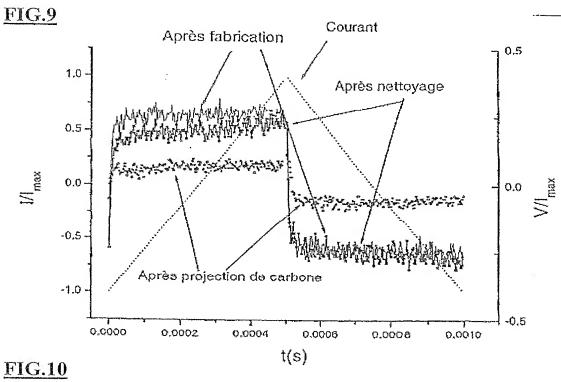
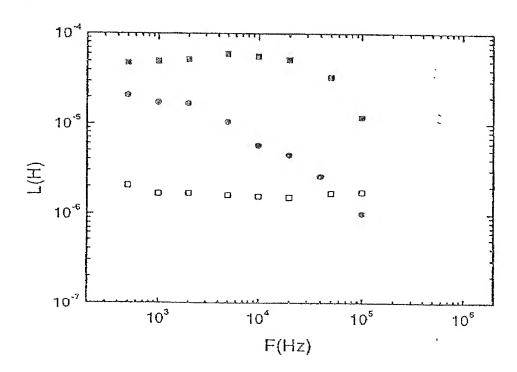


FIG.8







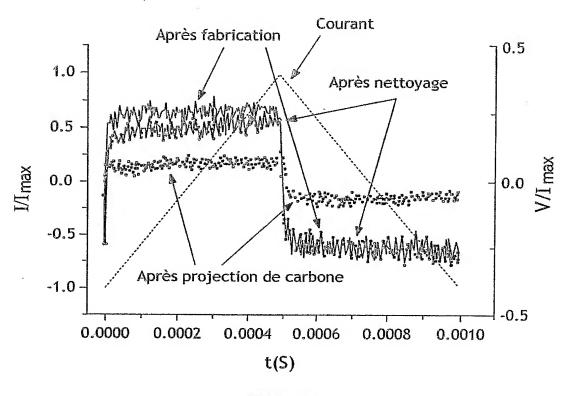
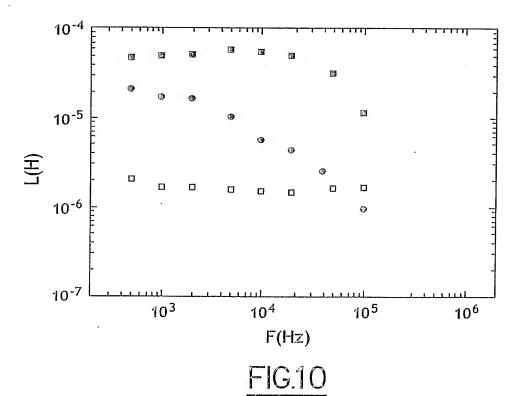
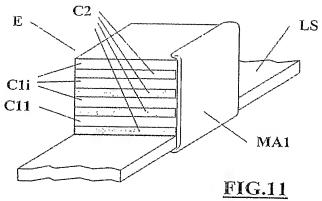


FIG.9





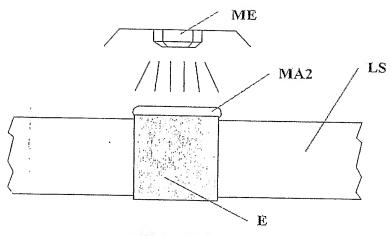


FIG.12

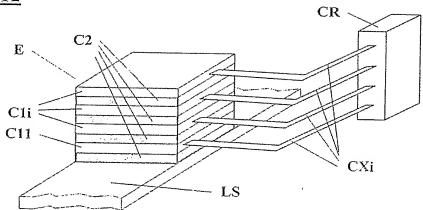


FIG.13

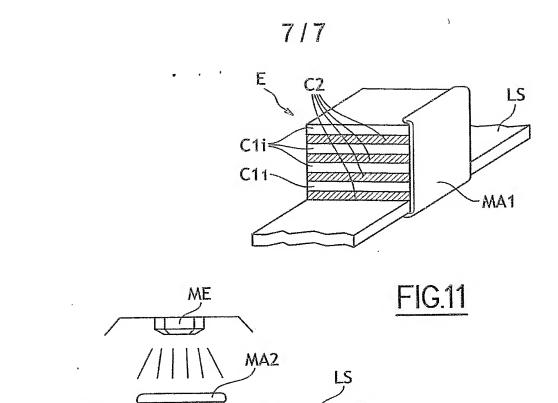


FIG.12

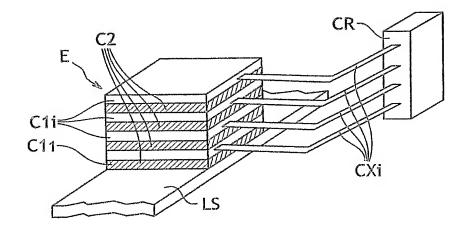


FIG.13



BREVET D'INVENTION

CERTIFICAT D'UTILITÉ



Code de la propriété intellectuelle - Livre VI

DÉPARTEMENT DES BREVETS

26 bis, rue de Saint Pétersbourg

75800 Paris Cedex 08 Téléphone : 33 (1) 53 04 53 04 Télécopie : 33 (1) 42 94 86 54

DÉSIGNATION D'INVENTEUR(S) Page N° 1../2..

(À fournir dans le cas où les demandeurs et les inventeurs ne sont pas les mêmes personnes)

Cet imprimé est à remplir lisiblement à l'encre noire

Vos références nour ce doccion (Comitation	The state of the s	DB 113 @ W / 27060
Vos références pour ce dossier (facultatif)	IFBE04 CNR FIA	
N° D'ENREGISTREMENT NATIONAL	0/10/2	
TITRE DE L'INVENTION (200 caractères ou est		
	naces maximum)	

« Composants supraconducteurs en couches minces à inductance accordable, procédé de réalisation et dispositifs incluant de tels composants »

LE(S) DEMANDEUR(S):

CENTRE NATIONAL DE LA RECHERCHE SCIENTIFIQUE (Etablissement Public à caractère Scientifique et Technologique) 3 rue Michel Ange 75794 PARIS CEDEX 16 **FRANCE**

DESIGNE(NT) EN TANT QU'INVENTEUR(S):

Nom		HAMET	
Prénoms		Jean-François, Maurice	
Adresse	Rue	15 rue du Parc	
	Code postal et ville	11 4 16 11 10 ANGUERNY	
Société d'a	appartenance (facultatif)	L TSTEET ANGOLINI	
Nom		BERNSTEIN	
Prénoms		Pierre, Ernest	
Adresse	Rue	2 rue de l'Eglise	
	Code postal et ville	[1 4 4 18 10] VILLIERS LE SEC	
	ppartenance (facultatif)	VILLIERO EL SEC	
Nom		MECHIN	
Prénoms		Laurence	
Adresse	Rue	19 rue Pierre de Coubertin	
	Code postal et ville	[1 4 ₁ 0 ₁ 0 ₁ 0] CAEN	
Société d'a	ppartenance (facultatif)	C IS IS IS IS IS IS	

S'il y a plus de trois inventeurs, utilisez plusieurs formulaires. Indiquez en haut à droite le N° de la page suivi du nombre de pages.

DATE ET SIGNATURE(S) DU (DES) DEMANDEUR(S) OU DU MANDATAIRE

(Nom et qualité du signataire)

Le 26 février 2004 Sylvain ALLANO CPI 96 03 03

La loi n°78-17 du 6 janvier 1978 relative à l'informatique, aux fichiers et aux libertés s'applique aux réponses faites à ce formulaire. Elle garantit un droit d'accès et de rectification pour les données vous concernant auprès de l'INPI.



BREVET D'INVENTION

CERTIFICAT D'UTILITÉ



Code de la propriété intellectuelle - Livre VI

DÉPARTEMENT DES BREVETS

26 bis, rue de Saint Pétersbourg 75800 Paris Cedex 08 Téléphone : 33 (1) 53 04 53 04

DÉSIGNATION D'INVENTEUR(S) Page N° 2../2.

(À fournir dans le cas où les demandeurs et les inventeurs ne sont pas les mêmes personnes)

éléphone : 33 (1) 53 04	53 04 Télécopie : 33 (1) 42 94 86	Cet imprimé est à remplir lisiblement à l'encre noire DB 113 @ W / 2706
Vos références p	our ce dossier (facultatif)	IFBF04 CNR FIA
	REMENT NATIONAL	0402063
TITRE DE L'INVE	NTION (200 caractères ou esp	aces maximum)
« Composants incluant de tels	supraconducteurs en cou composants »	ches minces à inductance accordable, procédé de réalisation et dispositifs
LE(S) DEMANDE	·UR(S) :	
, ,		NUE SCIENTIEIOLIE
(Etablissement	IONAL DE LA RECHERO	tifique et Technologique)
3 rue Michel A	nge	
75794 PARIS	CEDEX 16	
FRANCE		
DESIGNE(NT)	N TANT QU'INVENTEUR(S):
1 Nom		TOUITOU
Prénoms		Nabil
		32 rue de la Plaine
Adresse	Rue	
	Code postal et ville	[3 8161110] GIERES
Société d'app	partenance (facultatif)	
2 Nom		MOUCHEL
Prénoms	T	Séverine
Advense	Rue	63 rue Paul Verlaine
Adresse	Code postal et ville	[5:0 1 1 0] TOURLAVILLE
Société d'ap	partenance (facultatif)	
3 Nom		
Prénoms		
Adresse	Rue	
	Code postal et ville	
Société d'ap	partenance (facultatif)	1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1
S'il y a plus	de trois inventeurs, utilisez p	lusieurs formulaires. Indiquez en haut à droite le N° de la page suivi du nombre de pages
DU (DES) I OU DU MA	ualité du signataire)	
Sylvain ALLA CPI 96 03 03	NO -	

La loi n°78-17 du 6 janvier 1978 relative à l'informatique, aux fichiers et aux libertés s'applique aux réponses faites à ce formulaire. Elle garantit un droit d'accès et de rectification pour les données vous concernant auprès de l'INPI.

